

「積體電路設計」學分學程選修辦法

92.03.27 教務會議修正通過

93.06.17 教務會議修正通過

- 一、本學程之目的在建立積體電路設計之整合性課程，強化學生之電路系統觀念與設計能力。
- 二、本校各學院學生均可選修本學程。
- 三、本校學生依本辦法修得學程內課程 21 學分以上(含)，即視為修完本學程，在成績單上將加註『修畢積體電路設計學程○○學分』，並頒發學分學程證明書。
- 四、本學程之課程規定如下：

類別	課程	學分數	備註
基礎課程	電子學 I (EE2001)	3	任選三門
	電子學 II (EE2009)	3	
	電子學 III (EE3001)	3	
	電路學 I (EE2002)	3	
	電路學 II (EE2011)	3	
	電路及電子學(ME2065)	3	
	固態電子學導論(EE3029)	3	
數位電路基礎課程	數位系統導論 (EE2016)	3	任選二門
	數位系統設計(EE4022)	3	
	計算機組織(EE3035)	3	
超大型積體電路設計課程	超大型積體電路導論(EE3032)	3	必選
專業課程	超大型積體電路系統設計(EE4012)	3	任選一門
	類比積體電路(EE6057)	3	
	微波積體電路(EE8014)	3	
	數位積體電路及系統(EE7098)	3	
	電腦輔助超大型積體電路設計(EE6094)	3	
	單晶片系統之設計與驗證流程(EE5013)	3	
	通訊多媒體核心設計(EE8015)	3	
	數位訊號處理架構設計(EE5011)	3	
	超大型積體電路測試(EE6083)	3	
	通訊積體電路(EE7026)	3	

- 五、本校所開其他與本學程課程名稱或內容相似之科目，須經電機系認定，始得抵免。
- 六、本辦法經教務會議核備後實施，課程修正時亦同。